

Module Intrusion pour UTiL / TILLYS

Modules déportés

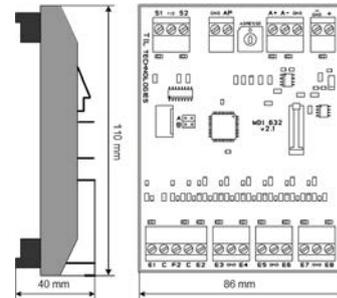
Fiche technique (MDI632)

Présentation

Module Intrusion pour UTiL / TILLYS

- ⦿ 6 entrées équilibrées
- ⦿ 3 entrées ToR
- ⦿ 2 sorties ToR

Compatible avec différentes valeurs de résistance pour les entrées équilibrées.
Faible consommation.
Montage rail DIN.



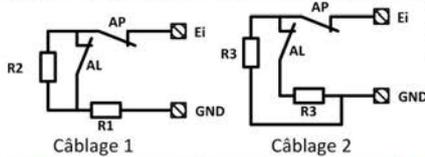
Câblage

Tension 10 à 15 VCC
Consommation : 8 mA < I < 30 mA

Utiliser 1 paire torsadée
Long. maxi 600 m

Pour câblage d'un contact AP externe

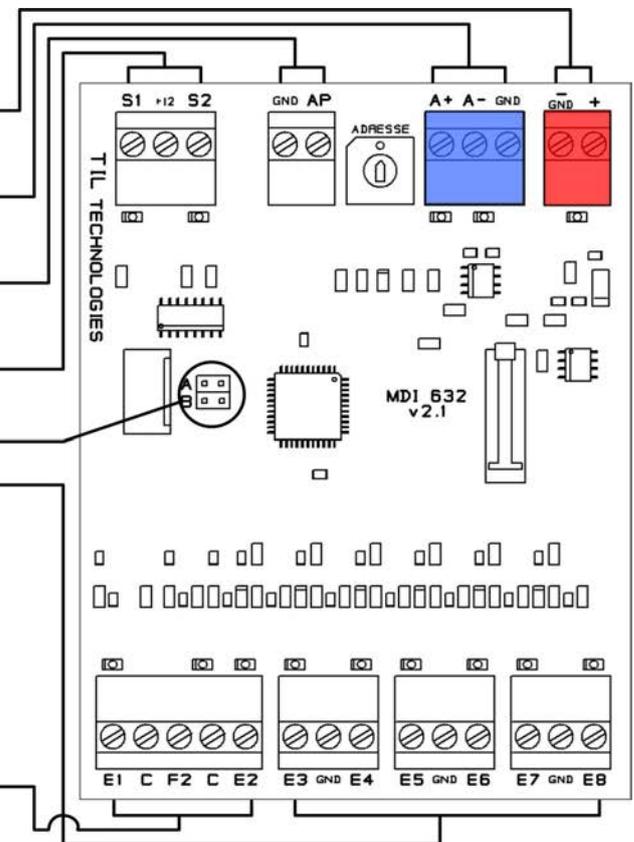
I < 70 mA
I < 500 mA
I < 70 mA



A	B	R1	R2	R3
□□	□□	1kΩ ou 1.2kΩ	1kΩ à 47kΩ	2.2kΩ
□□	□□	2.2kΩ ou 5.6kΩ ou 2.7kΩ	2.2kΩ à 47kΩ	4.7kΩ ou 5.6kΩ
□□	□□	3.9kΩ ou 4.7kΩ ou 5.6kΩ	3.9kΩ à 47kΩ	8.2kΩ ou 10kΩ
□□	□□	27kΩ ou 33kΩ	27kΩ à 33kΩ	56kΩ ou 68kΩ

3,5V < U < 30V
Commun polarisé (12V)

Ex/Fx : entrée ToR
C : commun entrées



Protection des équipements : Afin d'assurer un parfait fonctionnement des équipements et éviter les interférences, raccorder le 0 volt des cartes électroniques à la terre.

Caractéristiques principales

Caractéristiques	Valeurs
Tension d'alimentation	7 VCC min, 15 VCC max
Consommation	8 mA (< 0,1 W) à 30 mA (0,4 W) @ 12 V
Espace d'adressage	1 à 16 sur chaque bus
Tension sur les entrées	entrées ToR de 3,5 V à 30 V
Durée minimale de prise en compte de l'impulsion	> 32 ms
Consulter le guide des registres pour toute autre information.	